

(12) पेटेंट आवेदन प्रकाशन

(19) भारत

(22) आवेदन फाइल करने की तिथि:05/12/2013

(43) प्रकाशन की तिथि: 24/06/2016

(54) खोज का शीर्षक: ग्राफिक्स प्रोसेसिंग यूनिट में स्मृति की साझेदारी

(51) अंतर्राष्ट्रीय वर्गीकरण :G06F9/48,G06F9/50
:13/164615

(31) प्राथमिक दस्तावेज़ सं.

(32) प्राथमिक तिथि

(33) प्राथमिकता प्राप्त देश का नाम

(86) अंतर्राष्ट्रीय आवेदन सं फाइल करने की तिथि

:20/06/2011

: यू.एस.ए. (अमेरिका).

(87) अंतर्राष्ट्रीय प्रकाशन सं:

:PCT/US2012/038659

:18/05/2012

(61) आवेदन सं. में जोड़ का पेटेंट फाइल करने की तिथि

:WO 2012/177343

: लागू नहीं

: लागू नहीं

: लागू नहीं

: लागू नहीं

(71) आवेदक का नाम:

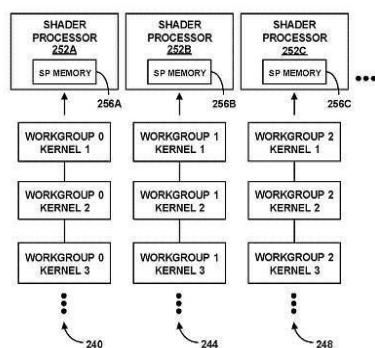
1) क्वालकॉम इनकॉर्पोरेटेड

आवेदक का पता : इंटरनेशनल आईपी एडमिनिस्ट्रेशन 5775
मोरहाउस ड्राइव सैन डिएगो कैलिफ़ोर्निया 92121 यू.एस.ए.

(72) खोजकर्ता का नाम:

1) आर्वो जुक्का पेक्का

(57) सारांश :



इस खुलासे के पहलू ग्राफिक्स प्रोसेसिंग यूनिट (GPU) वाले प्रोसेसिंग डेटा तरीके से निर्देशित हैं। खुलासे के कुछ पहलुओं के अनुसार इस तरीके में उस शेडर प्रोसेसर से मिलने वाले इनपुट के निष्पादन आदेश को परिभाषित करने वाला इनपुट शामिल है, जिसके निष्पादन आदेश में कर्नल पदनामों और कार्यसमूहों के पदनामों की बहुलता भी शामिल है। इस तरीके में कार्यसमूहों की कार्य बहुलता में चिह्नित कर्नलों के कार्यसमूहों को निर्दिष्ट करना और शेडर प्रोसेसर में कर्नल पदनामों की बहुलता भी शामिल है। इस तरीके में कार्यसमूहों की कार्य बहुलता में चिह्नित कर्नलों के कार्यसमूहों का वह निष्पादन और कर्नल पदनामों की बहुलता भी शामिल है जिससे उस इनपुट डेटा को प्रोसेस किया जा सके और जिसमें ऐसे निष्पादन आदेशों की

धारा भी शामिल है, जिसमें कार्यसमूहों की बहुलता में चिह्नित दो या अधिक कार्यसमूहों के पदनामों के बीच इनपुट डेटा को साझा करना भी शामिल हो।

पृष्ठों की सं.: 42 दावों की सं.: 29