

(12) पेटेंट आवेदन प्रकाशन

(19) भारत

(22) आवेदन फाइल करने की तिथि:30/12/2013

(43) प्रकाशन की तिथि: 24/06/2016

(54) खोज का शीर्षक: NAND स्मृति के आंशिक खराब ब्लॉकों का पुनरोपयोग

(51) अंतर्राष्ट्रीय वर्गीकरण	:G11C 29/00	(71) आवेदक का नाम :
(31) प्राथमिक दस्तावेज़ सं.	: लागू नहीं	1) सैनडिस्क टेक्नोलॉजिस इनकॉ. आवेदक का पता : टू लीगेसी टाउन सेंटर, 6900 उत्तर डलास पार्कवे प्लानो, टीएक्स 75024, संयुक्त राष्ट्र अमेरिका यू.एस.ए. (अमेरिका)
(32) प्राथमिक तिथि	: लागू नहीं	
(33) प्राथमिकता प्राप्त देश का नाम	: लागू नहीं	
(86) फाइल करने की तिथि	: लागू नहीं	(72) खोजकर्ता का नाम :
अंतर्राष्ट्रीय प्रकाशन सं	: लागू नहीं	1) विजय शिवशंकरन
(87) पेटेंट फाइल करने की तिथि	: लागू नहीं	2) विवेक शिवहरे
(61) पेटेंट फाइल करने की तिथि	: लागू नहीं	3) अभिजीत मनोहर
(62) आवेदन सं. में डिविज़नल फाइल करने की तिथि	: लागू नहीं	

(57) सारांश :

यह तरीका ब्लॉक आधारित NAND स्मृति के खराब ब्लॉकों को अनुपयोगी रीमैपिंग वर्डलाइन्स की मदद से हैंडल करता है। पूरे ब्लॉक के उपयोग को खत्म करने के बजाय, यह प्रणाली गतिशीलता से ब्लॉक को रीमैप कर सकती है ताकि केवल अनुपयोगी वर्डलाइन्स को बाहर निकाला जा सके। आंशिक ब्लॉक, अच्छी वर्डलाइन्स के साथ स्मृति के एक हिस्से का ही उपयोग करते हैं और खराब वर्डलाइन्स के साथ स्मृति के एक हिस्से को एक या अधिक रिप्लेसमेंट ब्लॉकों में पुनर्निदेशित करते हैं।

पृष्ठों की सं.: 24 दावों की सं.: 20

