

(12) पेटेंट आवेदन प्रकाशन

(19) भारत

(22) आवेदन फाइल करने की तिथि:27/11/2013

(43) प्रकाशन की तिथि: 24/06/2016

(54) खोज का शीर्षक : डिजिटल से भारित प्रतिरोध तत्वों वाला ऐनॉलॉग परिवर्तक परिपथ तंत्र

अंतर्राष्ट्रीय वर्गीकरण		(71) आवेदक का नाम:
(51)	:H03M1/08	1) क्वालकॉम इनकॉर्पोरेटेड
(31) प्राथमिक दस्तावेज सं.	:61/505018	आवेदक का पता : ध्यानार्थ : इंटरनेशनल आईपी एडमिनिस्ट्रेशन 5775 मोरहाउस ड्राइव सैन डिएगो कैलिफोर्निया 92121 यू.एस.ए.
(32) प्राथमिक तिथि	:06/07/2011	
(33) प्राथमिकता प्राप्त देश का नाम	: यू.एस.ए. (अमेरिका).	
(86) अंतर्राष्ट्रीय आवेदन सं फाइल करने की तिथि	:PCT/US2012/045833	(72) खोजकर्ता का नाम :
	:06/07/2012	1) सिएन्को मैथ्यू डी.
(87) अंतर्राष्ट्रीय प्रकाशन सं:	:WO 2013/006829	
(61) आवेदन सं. में जोड़ का पेटेंट फाइल करने की तिथि	: लागू नहीं	
	: लागू नहीं	
	: लागू नहीं	
(62) आवेदन सं. में डिविज़नल फाइल करने की तिथि	: लागू नहीं	

(57) सारांश :

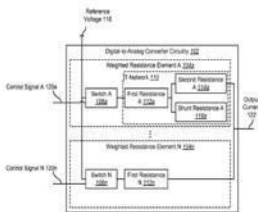


FIG. 1

यहाँ डिजिटल से ऐनॉलॉग परिवर्तक तक के परिपथ तंत्र (102) के बारे में बताया गया है। डिजिटल से लेकर ऐनॉलॉग परिवर्तक (102) में शामिल हैं, भारित प्रतिरोध तत्वों (104 ए और 104 एन) की बहुलता। पहले भारित प्रतिरोधी तत्व (104 ए) में शामिल है, संदर्भ वोल्टेज (118) से संबद्ध एक स्विच (106 ए)। पहले भारित प्रतिरोधी तत्व (104 ए) में स्विच (106 ए) सहित एक टी नैटवर्क (110)। टी नैटवर्क (110) अलग-अलग प्रकार के भारित प्रतिरोधी तत्वों (104 एन) की प्रतिक्रिया की गति के साथ पहले भारित प्रतिरोधी तत्व (104 ए) की प्रतिक्रिया की गति को लगभग बराबर कर देता है।

पृष्ठों की सं.: 57 दावों की सं.: 40