

(12) पेटेंट आवेदन प्रकाशन

(19) भारत

(22) आवेदन फाइल करने की तिथि:25/11/2013

(43) प्रकाशन की तिथि: 24/06/2016

(54) खोज का शीर्षक : संवेदन परिपथ

अंतर्राष्ट्रीय वर्गीकरण
 (51) :G11C7/06,G11C7/12,G11C11/16
 (31) प्राथमिक दस्तावेज़ सं. :13/173795
 (32) प्राथमिक तिथि :30/06/2011
 प्राथमिकता प्राप्त देश का
 (33) नाम : यू.एस.ए. (अमेरिका).
 अंतर्राष्ट्रीय आवेदन सं फाइल
 (86) करने की तिथि :PCT/US2012/045173
 □□ :01/07/2012
 (87) अंतर्राष्ट्रीय प्रकाशन सं.:
 :WO 2013/003833
 (61) आवेदन सं. में जोड़ का
 पेटेंट : लागू नहीं
 (61) फाइल करने की तिथि : लागू नहीं
 आवेदन सं. में डिविज़नल
 (62) फाइल करने की तिथि : लागू नहीं
 : लागू नहीं

(71) आवेदक का नाम:

1) क्वालकॉम इनकॉरपोरेटेड

आवेदक का पता : ध्यानार्थ : इंटरनेशनल आईपी एडमिनिस्ट्रेशन
 5775 मोरहाउस ड्राइव सैन डिएगो कैलिफोर्निया 92121 यू.एस.ए.

(72) खोजकर्ता का नाम :

1) जग सियाग ओक

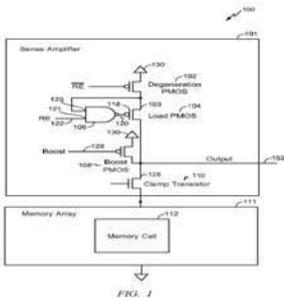
2) किम जिस्

3) आरवाईयू क्यून्घो

4) किम जंग पिल

5) कैंग स्रुंग एच.

(57) सारांश :



परिपथ में पी स्रोत का धातु ऑक्साइड सेमिकंडक्टर (PMOS) ट्रांज़िस्टर (102) एक लोड PMOS ट्रांज़िस्टर (104) और क्लैंप ट्रांज़िस्टर (110) जिन्हें सेंसिंग ऑपरेशन के दौरान स्मृति तत्व (112) पर आधारित प्रतिरोध पर लागू

वोल्टेज को क्लैप करने के लिए कॉन्फ़िगर किया गया है। लोड PMOS ट्रांज़िस्टर आउटपुट से नियंत्रित होता है, न कि गैर AND (NAND) परिपथ (106) द्वारा।

पृष्ठों की सं.: 33 दावों की सं.: 33