

(21) आवेदन सं.9404/सीएचईएनपी/2013 ए

(12) पेटेंट आवेदन प्रकाशन

(19) भारत

(22) आवेदन फाइल करने की तिथि:22/11/2013

(43) प्रकाशन की तिथि: 24/06/2016

(54) खोज का शीर्षक: बहुसाँचों के अपने आप कड़े होकर आपस में जुड़ने की अनावश्यकता पर नियंत्रण के लिए विधि और उपकरण

(51) अंतर्राष्ट्रीय वर्गीकरण :H03K19/177,H03K19/003,H01L21/66

(71) आवेदक का नाम:

(31) प्राथमिक दस्तावेज़ सं.:13/176586

1) इजालेक्स इनका.

(32) प्राथमिक तिथि :05/07/2011

प्राथमिकता प्राप्त देश

(33) का नाम : यू.एस.ए. (अमेरिका).

आवेदक का पता : 2100 लॉजिक ड्राइव सैन जोस कैलिफोर्निया
95124 यू.एस.ए.

अंतर्राष्ट्रीय आवेदन सं

(86) फाइल करने की तिथि :PCT/US2012/024345
:08/02/2012

(72) खोजकर्ता का नाम :

(87) अंतर्राष्ट्रीय प्रकाशन सं: :WO 2013/006211

1) कामारोटा राफेल सी.

(61) आवेदन सं. में

जोड़ का पेटेंट फाइल

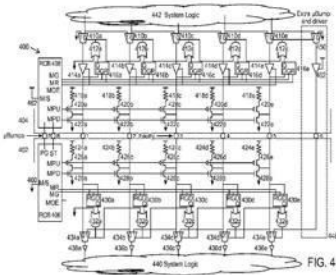
करने की तिथि : लागू नहीं

: लागू नहीं

(62) आवेदन सं. में डिविज़नल : लागू नहीं

फाइल करने की तिथि : लागू नहीं

(57) सारांश :



यह एक ऐसा उपकरण जो बहुसाँचा उपकरण (400) में पहले साँचे (402) और दूसरे साँचे (404) तथा मुख्य परिपथ ब्लॉक (406) से आपस में इस तरह जोड़ता है कि यह बहुसाँचा उपकरण, जो स्लेव परिपथ ब्लॉक (408) है, पहले साँचे से इंटरफ़ेस करे और फिर यह बहुसाँचा उपकरण के दूसरे साँचे से इंटरफ़ेस करे जो स्लेव परिपथ ब्लॉक में पहली स्मृति (416 ए416ई) है, मुख्य परिपथ ब्लॉक में दूसरी स्मृति (430 ए430 इ) है, की तरह मुख्य परिपथ ब्लॉक में हो और पहले साँचे और दूसरे साँचे के बीच, वह μ bumps की बहुलता

(1 6) है, जिसमें मुख्य परिपथ ब्लॉक और स्लेव परिपथ ब्लॉक को गलत μ bumps के रूप में किसी एक μ bumps (3) को कॉन्फ़िगर किया गया है और उसे पहले और दूसरे साँचे के मध्य हो जहाँ मुख्य परिपथ ब्लॉक और उसके अधीन का परिपथ ब्लॉक μ bumps (3) के रूप में एक पहचान देता हो जहाँ गलत μ bumps और उसे पहले मूल्य के रूप में स्टोर किया गया है जो पहली स्मृति में पहचाने गए गलत μ bumps के अनुरूप है।

पृष्ठों की सं.: 68 दावों की सं.: 12