

(12) पेटेंट आवेदन प्रकाशन

(21) आवेदन सं. 6743/डीईएलएनपी/2013 ए

(19) भारत

(22) आवेदन फाइल करने की तिथि : 29/07/2013

(43) प्रकाशन की तिथि : 23/01/2015

(54) खोज का शीर्षक : एक सॉलिड सबस्ट्रेट पर एक सक्रिय एलिमेंट लगाने की व्यवस्था और विधि

(51) अंतर्राष्ट्रीय वर्गीकरण

:G10K11/00,H04B11/00,G08C23/00

(71) आवेदक का नाम :

बीईई सिस्टम्स पीएलसी

(31) प्राथमिकता दस्तावेज़ सं. :1101554.2

(32) प्राथमिकता तिथि :31/01/2011

(33) प्राथमिकता देश का नाम

:ब्रिटेन.

आवेदक का पता: 6 कार्लटन गार्डन्स लंदन एसडब्ल्यू1 वाय 5 एडी यू.के.

(72) खोजकर्ता का नाम :

(86) अंतरराष्ट्रीय आवेदन सं.

:PCT/GB2012/050142

1) बागशा जॉन मार्टिन

2) आर्चर निकोलस जॉन

3) केंट लायोनेल विलियम जॉन

4) रोवे डंकन पीटर

:24/01/2012

फाइल करने की तिथि

(87) अंतरराष्ट्रीय प्रकाशन सं. :WO 2012/104602

(61) आवेदन सं. में जोड़ने का पेटेंट

:लागू नहीं

:लागू नहीं

फाइल करने की तिथि

(62) आवेदन सं. में विभाजन संबंधी

:लागू नहीं

फाइल करने की तिथि

(57) सारांश :

सबस्ट्रेट में प्रवेश किए बिना एक ठोस कठोर सबस्ट्रेट के माध्यम से पावर या डेटा संचारित करने की एक व्यवस्था में स्ट्रेन आइसोलेटर एलिमेंट्स के माध्यम से सबस्ट्रेट पर एकाॅस्टिक ट्रांसड्यूसर कम्पोनेंट्स लगाए गए हैं जो सबस्ट्रेट में जोड़े गए या अन्यथा बांधे गए हैं और एक संलग्नक सतह प्रदान करते हैं जिससे एकाॅस्टिक ट्रांसड्यूसर के संलग्नक इंटरफेस को जोड़ा जा सकता है। स्ट्रेन आइसोलेटर एलिमेंट कठोर सबस्ट्रेट के समान या एक समान एकाॅस्टिक प्रतिक्रिया वाले हैं और वास्तव में एक ही पदार्थ से बने हो सकते हैं। स्ट्रेन आइसोलेटर की विभिन्न ज्यामितियों का खुलासा किया गया है जहां एक में ठोस कठोर सतह से जुड़ा हुआ और एक मशरूम कॉन्फिगरेशन में एक डिस्क द्वारा ऊपर किया गया एक स्टैक शामिल है।

पृष्ठों की सं.: 22

दावों की सं.: 13